

## תוכניות דוגמא c\_intrld.c, c\_intr2d.c, c\_intr3d.c

התוכניות הללו הן תוכניות C, להמחשה של אפקטים של נושא הפסיקות.

### התוכנית c\_intrld.c

התוכנית `c_intrld.c` היא תוכנית C Turbo טוורה, להמחשה ראשונית של נושא הפסיקות. ההדגשה היא "תוכנית C Turbo" ולא סתם "תוכנית C" משום שהתוכנית הזו תתקמפל רק ע"י קומpileר של C עבור DOS (ביחוד C ו- C Microsoft) משומם שהוא מישמת רענון שבעל מערכות הפעלה של המחשב האישי שבאו אחרי DOS אינה נחמתת יותר: שתוכנית אפליקציה משלטת על DOS הדבר היה אפשרי והרבה תוכניות אפליקציה עשו זאת, ותוכניות האמולציה (הדמייה) של DOS בדרך כלל משתמשות לתוכך הדמייה כזו או אחרת של הטכניקה זו. בגלל זה ניתן להרים את התוכניות הללו בחלונות ה-command cmd של WINDOWS אם כי ישנו מושג תוכניות דומות (למשל כזו המסתמכת על מקש ה-Print-Screen) שייעבדו אך ורק תחת DOS המקורי.

כפי שנאמר, חפקידה של `c_intrld.c` לשמש הממחשה ראשונית של מושג הפסיקה. שימרו לב לבנה הiba של התוכנית:

```
volatile int Ctrl_Break_Flag;
```

```
....
```

```
void main()
{
```

```
....
```

```
Ctrl_Break_Flag = 0;
```

```
while(Ctrl_Break_Flag == 0)
;
```

```
....
```

```
} /* main */
```

על שימושות מילת המפתח volatile נרחיב בהמשך. בשלב זה נתעלם ממנו. על פי הכללים של שפט C, Ctrl\_Break\_Flag הינו משתנה גלובלי שלם. במהלך הריצה של התוכנית הראשית, אנחנו מציבים לתוכו אפס ומשם נכנסים לתוך לולאה while שאינה עושה דבר כמעט לבדוק אם Ctrl\_Break\_Flag עדין שווה לאפס ואם כן לחזור על הלולאה. לבארה לולאת ה-while היא בחזקת לולאה אינסופית וمبוי סתום, שכן היא תלולה בערכו של משתנה שאותו אין היא משנה תוך כדי ביצוע הלולאה. ואכן הרצת התוכנית תתקע את המחשב (במקרה של DOS) או את חלון האמולציה עד שהמשתמש ילחץ על מקש Ctrl-Break.

מה צריך היה בודר הוא שישום לולאת ה-while כרור בהפרת העקרון שבו כל פקודת מכונה שמבצע המחשב נקבע ע"י פקודת המכונה שלפניה. אנחנו רואים לפי הריצה של התוכנית שזה אכן מה שקרה. הדרך שאנו נכו עוזים זאת היא על ידי השתלטת על פסיקת מס' 27 (1Bh בהקסה), פסיקה שמתרחשת בכל רגע שנלחץ המKeySpec Ctrl-Break. בפקודה

```
setvect(27, Ctrl_Break_Handler);
```

קבענו את הרטינה המיוחדת Ctrl\_Break\_Handler בתוך רטינה הטיפיל בפסיקה של מס' 27. מרגע זה ואילך הרטינה הזאת היא שתבצע עם כל לחיצה של המKeySpec Ctrl-Break ולא זו הרגילה (הגורמת בתנאים מסוימים חזדה ל-DOS). לאחר ואחד הפקודות של הרטינה הזאת היא

```
Ctrl_Break_Flag = 1;
```

בפעם הראשונה שהרטינה תבצע הערך של המשתנה הגלובלי Ctrl\_Break\_Flag ישנה ועם החזרה מפסיקה התוכנית אכן תשחרר מלולאת ה-while. היא רטינה פנימית של C המאפשרת השתלטת על פסיקה נתונה, תוך ציון הרטינה החלופית לפסיקה.

#### מההדפסות הנראות בפלט

C: Ctrl-Break has been pressed.

C: Terminating ...

צרייך להיות ברור שלחיצת Ctrl-Break אכן גרמה הסתעפות לROUTINE Ctrl\_Break\_Handler ועם סיומו חזר לתוכנית הראשית ומשם לסיום.

נקודות נוספות לצריך לשם לב עליהם:

- שינורי טיפול בפסקה היא פעולה שאינה מתחזרת או מתבטלת עם סיום התוכנית. לכן במקרה שהמערכת תמשיך לתקף עם סיום התוכנית הראשית, יש לשמור את הטיפול המקורי בפסקה ולהחזיר אותה לפניו סיום. לשם כך קיימת הקריאה ל-getvect בפקודה

```
Int27Save = getvect(27);
```

getvect היא רoutine פנימית של Turbo C המחזיר את כתובות הרoutine הנוכחית שמטפלת בפסקה שמספירה היא מקבלת כפרמטר. היא כמובן אינה משנה אותו. Int27Save הינו משתנה 32Bit בזיכרון שעוד נתיחס איך מגדריים אותו, אבל בסופו של חשבון הוא פשוט 32Bit המאחסנים את התוכן הכניסה. התוכנית הראשית פושט משמרת את כתובות המטפל הנוכחיים לפני הקריאה ל-setvect ולפני הסיום משוחרת אותו ע"י הפקודה

```
setvect(27, Int27Save);
```

- בשיל לכתב routine שטפל בפסקה, היא חייבת להיות מוגדרת כפונקציה עם רשות void interrupt פרמטרים void. לפיכך ההגדרה של Ctrl\_Break\_Handler

```
void interrupt Ctrl_Break_Handler(void);
```

המילה interrupt היא מילה שמורה של C Turbo. משמעות ההגדרה זו שהROUTINE משמרת את ערכיו כל האוגרים ומסימת את ריצתה ע"י פקודת המכונה .IRET.

- ההגדרה של Int27Save

```
void interrupt (*Int27Save)(void);
```

הינו הכרזה ש- `Int27Save` הוא פוינטר לפונציה מסווג `void interrupt`.  
מלבד הקצת שטח מתאים (32 ביט) Turbo C יסכים לкомפל קרייה ל-`setvect`  
ו-`getvect` רק למשתנים מהסוג זהה.

#### - המילה `volatile` המופיעה בהכרזה

```
volatile int Ctrl_Break_Flag;
```

מנחה את הקומpileר שהמשתנה הזה עשוי לקבל ערכים באופן לא צפוי ולכז  
יש לגשת לדרכו כל אימת שציריך לעמוד על ערכו. הדבר נחוץ כי אחרת  
הקומpileר עשוי לעשות אופטימיזציה נורסן קריית הערך פעם אחת לתוכן אוגר  
ולסמן על כך שכיוון שהתוכנית לא שינה את המשתנה, אפשר לסמן על  
הערך שנמצא באוגר ולהסוך בכך גישה לדרכו. המילה `volatile` היא מילה  
שמורה של שפט C הסטנדרטית והיא רלוונטית לא רק כאן.

#### - פקודת הקימפל של התוכנית

```
tcc -m1 -r- c_intr1d.c
```

מנחה את הקומpileר לקימפל את התוכנית  
א. במודל Large ע"י ההנחיה `-m-`  
ב. ללא שימוש במשתני אוגר ע"י ההנחיה `-z-`.

עבור תוכניות המשתלטת על פסיקות בצורה זו הדבר הכרחי ממספר  
סיבות, שלא ניכנס להן כאן.

#### c\_intr2d.c, c\_intr3d.c

התוכניות הללו הן גירסאות של `c_intr1d.c` רק שהרטינוות `getvect` ו-  
`setvect` מוחלפים במימושים באסמבלי. הקוד באסמבלי ממומש כאן בשיטה של  
`inline assembly` כולם באופציה של כתיבת קוד אסמבלי בתוך תוכנית C.  
הדבר נעשה משיקולים של נוחות של תצוגה, השימוש בטכניקה זו היא לאו  
דווקא קשור לפסיקות. בשיטה זו ממשים קוד באסמבלי בבלוקים מהסוג

```
asm {  
    קוד אסמלבי  
}
```

או בשורות קוד מהסוג

פקודת אסמלבי אחת asm

באסמלבי מהסוג זהה יש מגבלות (למשל אין תמייה בפקודות הסתעפות מוחנות). ההערות לפי המוסכמויות של שפת C.

### c\_intr2d.c

- בתוכנית c\_intr2d.c הפעולות setvect ו-getvect נעשו ע"י גישה ישירה לזכרון לפי כתובות, כאשר התוכנית מציבה 0 לתוך ה-ES על מנת שתציבע על השטח שבו נמצאת טבלת ה-IV וביחסים קבועים יחסית אליו.  
**למשל הפקודה**

MOV AX,ES:[27\*4]

הינו קריאה של שדה היחס מס' 27 ב-IV. הכפל הזה נעשה ע"י האSEMBLER בזמן אסמלבי כלומר רק קבועים ניתן לבצע פעולות אריתמטיות (לא ניתן לכתוב BX\*5 בתוך הסוגרים המרובעים, למשל).  
**בארפן שוקל ניתן היה לכתוב**

MOV AX,ES:[108]

- המימושים של setvect כרוכים בירור מפקודת מכונה אחת ולכון מקדים אוthem הפקודה CLI ולאחריהם פקודת המכונה STI. הדבר נעשה על מנת למנוע תקלה כתוצאה מטיפול בבדיקה הפסיקה זו לאחר שהחל השינוי של הוכנה ב-IV ולפני ההשלמה שלו. כמובן שהסקוי שתקלה כזו תתרחש היא אפסית, אך תמיד חייבים להתייחס לזו. למשל בmimeosh של setvect(27,Ctrl\_Break\_Handler)

CLI

MOV WORD PTR ES:[27\*4], OFFSET Ctrl\_Break\_Handler

MOV WORD PTR ES:[27\*4+2], SEG Ctrl\_Break\_Handler

STI

אילו לא ביצענו את ה-CLI ואם יתרחש פסיקה מס' 27 בדיק לאחר ה-MOV הראשון ולפניהם היצוע ה-MOV השני ה-CPU יסתעף לכטובת של מס' סגמנט לפי רוטינת הטיפול המקורי ויאילו היחס לפי רוטינת הטיפול החדש. בקיצור לא פה ולא שם. העקרון הכללי הוא פשוט למנווע טיפול בפסיקות בזמן שמבנה הנתונים של ה-IV התחיל לעבור שינויים והשינויים הללו עוד לא הושלמו. מוכן שאם היינו שוכחים לכתוב את CLI ו-STI סביר להניח שהשgiaה הדבר לא מרגשת או באה לידי ביטוי. אך באופן כללי, חייבים להקפיד על עקרונות כאלו.

- האופרטור SEG נוטנה אפקט דומה לאופרטור OFFSET רק שכן זה קברע של מס' סגמנט. הבדל אחר הוא שלא כל כך קל למשר אותו שכן מס' הסגמנט נקבע בזמן ריצה. יש לזה פתרון שלא נדון בו כאן.
- המשנה Int27Save מוגדר כאן כ-int long על מנת להציג את העבודה בכל התוכניות save Int27Save הוא בסך הכל משתנה 32 ביט.

### התוכנית c\_intr3d.c

זויה תוכנית כמעט זהה ל-c\_intr2d.c רק ש-setvect ו-getvect ממומשים ע"י רוטיות DOS:

getvect ממומש ע"י

INT 21h, AH = 35h

"החזיר ב-BX:ES את תוכן הכניסה ב-IV שמספרה מועבר אליך ב-AL".

setvect ממומש ע"י

INT 21h, AH = 25h

"הצב לכניסה ב-IV שמספרה מועבר אליך ב-AL את התוכן המועבר אליך ב-. DS:DX

```
/* c_intr1d.c - Change Ctrl-Break interrupt handler.  
 Pure C version. */  
  
#include <stdio.h>  
#include <dos.h>  
  
volatile int Ctrl_Break_Flag;  
  
void interrupt (*Int27Save) (void); /* Pointer to function */  
  
void interrupt Ctrl_Break_Handler(void)  
{  
    Ctrl_Break_Flag = 1;  
    printf("C: Ctrl-Break has been pressed.\n");  
} /* Ctrl_Break_Handler */  
  
void main(void)  
{  
    Int27Save = getvect(27); /* Preserve old pointer */  
    setvect(27, Ctrl_Break_Handler); /* Set entry to new handler */  
    printf("C: Press Ctrl-Break to continue.\n");  
  
    Ctrl_Break_Flag = 0;  
  
    while (Ctrl_Break_Flag == 0)  
        ; /* Do nothing */  
  
    printf("C: Terminating ... \n");  
  
    setvect(27,Int27Save); /* Restore old pointer */  
}  
/* main */
```

---

```
E:\users\eytan\asm>tcc -ml -r- c_intr1d.c  
Turbo C++ Version 3.00 Copyright (c) 1992 Borland International  
c_intr1d.c:  
Turbo Link Version 5.0 Copyright (c) 1992 Borland International
```

```
Available memory 4112144
```

```
E:\>c_intr1d.exe  
C: Press Ctrl-Break to continue.  
C: Ctrl-Break has been pressed.  
C: Terminating ...
```

```
E:\>
```

```

/* c_intr2d.c - Change Ctrl-Break interrupt handler.
 C + ASM version. */

#include <stdio.h>
#include <dos.h>

volatile int Ctrl_Break_Flag;
long int Int27Save; /* 32bit used to hold old ISR address */

void interrupt Ctrl_Break_Handler(void)
{
    Ctrl_Break_Flag = 1;
    printf("C+InASM 1: Ctrl-Break has been pressed.\n");
}

void main(void)
{
    /* Int27Save = getvect(27);      Preserve old pointer */
    asm {
        PUSH ES          /* Preserve registers */
        PUSH AX
        /* Preserve pointer of old interrupt handler */
        MOV AX,0          /* Set ES to point to Interrupt vector segment */
        MOV ES,AX
        MOV AX,ES:[27*4]   /* Read offset entry of Ctrl-Break ... */
        MOV WORD PTR Int27Save,AX /* ... interrupt handler */
        MOV AX,ES:[27*4+2]  /* Read segment entry of Ctrl-Break ... */
        MOV WORD PTR Int27Save+2,AX /* ... interrupt handler */

        /* setvect(27,Ctrl_Break_Handler);      Set new interrupt handler */
        CLI             /* Disable interrupts while IV is being changed */
        /* Set offset of new interrupt handler */
        MOV WORD PTR ES:[27*4],OFFSET Ctrl_Break_Handler
        /* Set segment number of new interrupt handler */
        MOV WORD PTR ES:[27*4+2],SEG Ctrl_Break_Handler
        STI             /* Re-enable interrupts (modification finished) */
        POP AX          /* Restore registers */
        POP ES
    }

    printf("C+InASM 1: Press Ctrl-Break to continue.\n");

    Ctrl_Break_Flag = 0;

    while (!Ctrl_Break_Flag)
        ; /* Do nothing */

    /* setvect(27,Int27Save);      Restore old pointer */
    asm {
        PUSH ES          /* Preserve registers */
        PUSH AX
        MOV AX,0          /* Set ES to point to Interrupt vector segment */
        MOV ES,AX
        /* Restore old interrupt handler */
        CLI             /* Disable interrupts while IV is being changed */
        MOV AX,WORD PTR Int27Save /* Restore the offset ...*/
        MOV ES:[27*4],AX      /* ... of old interrupt handler */
        MOV AX,WORD PTR Int27Save+2 /* Restore the segment number ... */
        MOV ES:[27*4+2],AX    /* ... of old interrupt handler */
        STI             /* Re-enable interrupts (modification finished) */
        POP AX          /* Restore registers */
        POP ES
    }
} /* main */

```

---

E:\>c\_intr2d.exe  
C+InASM 1: Press Ctrl-Break to continue.  
C+InASM 1: Ctrl-Break has been pressed.

E:\>

```

/* c_intr3d.c - Change Ctrl-Break interrupt handler.
 C + ASM version, use DOS INT 21h AH=35h, 25h. */

#include <stdio.h>
#include <dos.h>

int Ctrl_Break_Flag;
long int Int27Save; /* 32bit used to hold old ISR address */

void interrupt Ctrl_Break_Handler(void)
{
    Ctrl_Break_Flag = 1;
    printf("C+InASM 2: Ctrl-Break has been pressed.\n");
}

void main(void)
{
    /* Int27Save = getvect(27);      Preserve old pointer */
    asm {
        PUSH DS          /* Preserve registers */
        PUSH ES
        PUSH AX
        PUSH BX

        MOV AH,35h        /* Set DOS interrupt handler */
        MOV AL,27         /* Set interrupt vector entry number */
        INT 21h          /* Invoke DOS */
        /* Preserve offset of old interrupt handler */
        MOV WORD PTR Int27Save,BX
        MOV AX,ES          /* Preserve segment number of old ... */
        MOV WORD PTR Int27Save+2,AX /* ... interrupt handler */

        /* setvect(27, Ctrl_Break_Handler); Set new interrupt handler */
        /* Set offset of new interrupt handler */
        MOV DX,OFFSET Ctrl_Break_Handler
        MOV AX,SEG Ctrl_Break_Handler /* Set segment number of new ... */
        MOV DS,AX          /* ... interrupt handler */
        MOV AH,25h          /* Set DOS interrupt handler */
        MOV AL,27          /* Set interrupt vector entry number */
        INT 21h          /* Invoke DOS */

        POP BX          /* Restore registers */
        POP AX
        POP ES
        POP DS
    }

    printf("C+InASM 2: Press Ctrl-Break to continue.\n");

    Ctrl_Break_Flag = 0;
    while (!Ctrl_Break_Flag)
        ; /* Do nothing */

    /* setvect(27,Int27Save);      Restore old pointer */
    asm {
        PUSH DS          /* Preserve registers */
        PUSH AX
        /* Restore number old interrupt handler */
        MOV DX,WORD PTR Int27Save
        MOV AX,WORD PTR Int27Save+2 /* Restore the number ... */
        MOV DS,AX          /* ... of old interrupt handler */
        MOV AH,25h          /* Set DOS interrupt handler */
        MOV AL,27          /* Set interrupt vector entry number */
        INT 21h          /* Invoke DOS */
        POP AX          /* Restore registers */
        POP DS
    }
} /* main */

```

```

E:\>c_intr3d.exe
C+InASM 2: Press Ctrl-Break to continue.
C+InASM 2: Ctrl-Break has been pressed.

```

E:\>

### תוכניות דוגמאasm ctrlbrk1.asm

התוכנית mainint3.c כמעט זהה ל-c, למעט העובדת שהרוטינה Ctrl\_Break\_Handler אינה ממומשת שם אלא מוגדרת כ-extern ומצויה שהיא תהיה ממומשת בפועל בקובץ אחר. בפועל היא ממומשת פרוצדורה בשפת אסמבלי טהורה בקובץ ctrbrhl.asm. לפיכך מה שאנו רואים כאן להבדיל מ- c\_intrld.c היא השורה

```
extern void interrupt Ctrl_Break_Handler(void);
```

שורת הקימפול של התוכנית המשלובת היא

```
tcc -m1 -r mainint3.c ctrlbrhl.asm
```

והתוכן של הקובץ ctrlbrhl.asm. אשר לו האתרון כדי לשימוש לב ליעובדה שהחזרה של הרוטינה ממומשת ע"י פקודה המכוונה IRET, הרוטינה משמשת/מחזירה את כל האורגירים בפקודות

```
PUSH AX  
PUSH BX
```

```
...
```

```
PUSH BP
```

ומוחזרת אורתם בפקודות

```
POP BP  
POP DI
```

```
...
```

```
POP AX
```

מכיוון שהתוכנית מתكمפלת במודל LARGE, הקריאה ל-f printf מחייבת דחיפה למחסנית של פוינטר מלא (גם מספר סגמנט וגם היסט) המומשימים בפקודות

```
MOV AX,SEG printf_str
```

```
....  
PUSH AX  
PUSH OFFSET printf_str
```

בנוסף ישנה פקודה

```
MOV DS,AX
```

בכדי להבטיח שה-printf של מודל LARGE יהיה לו את הערך שהוא מצפה לו. זאת לאחר שמדובר בדוטינית טיפול בפסיקה איננו יכולים לסמור על ערכי העוגרים, שכן איננו יודעים בודאות מהכן הגיע ה-CPU לכאן.

```

/* mainint3.c - Main for pure assembler interrupt handler */

#include <stdio.h>
#include <dos.h>

volatile int Ctrl_Break_Flag;
void interrupt (*Int27Save) (void); /* Pointer to function */

extern void interrupt Ctrl_Break_Handler(void);

void main(void)
{
    Int27Save = getvect(27);           /* Preserve old pointer */
    setvect(27, Ctrl_Break_Handler);
    printf("C: Press Ctrl-Break to continue.\n");

    Ctrl_Break_Flag = 0;

    while (Ctrl_Break_Flag == 0)
        ; /* Do nothing */

    printf("Terminating ... \n");
    setvect(27,Int27Save);           /* Restore old pointer */
} /* main */

```

---

```

E:\>tcc -ml -r- mainint3.c ctrlbrh1.asm
Turbo C++ Version 3.00 Copyright (c) 1992 Borland International
mainint3.c:
ctrlbrh1.asm:
Turbo Assembler Version 3.1 Copyright (c) 1988, 1992 Borland International

Assembling file: ctrlbrh1.ASM
Error messages: None
Warning messages: None
Passes: 1
Remaining memory: 418k

Turbo Link Version 5.0 Copyright (c) 1992 Borland International

Available memory 4112112

E:\>mainint3.exe
C: Press Ctrl-Break to continue.
ASM: Ctrl-Break has been pressed
Terminating ...

E:\USERS\EYTAN\ASM>

```

```

; ctrlbrh1.asm - pure assembler Ctrl-Break handler.

;
;     .MODEL LARGE
; PUBLIC _Ctrl_Break_Handler
; EXTRN _Ctrl_Break_Flag:WORD
; EXTRN _printf:FAR
;
; void interrupt Ctrl_Break_Handler(void)
;
;     .DATA
printf_str DB 'ASM: Ctrl-Break has been pressed',10,0
;
;     .CODE
_Ctrl_Break_Handler PROC FAR
    PUSH AX          ; Preseve all registers ...
    PUSH BX          ; ... other than FLAGS and SP.
    PUSH CX
    PUSH DX
    PUSH ES
    PUSH DS
    PUSH SI
    PUSH DI
    PUSH BP
    MOV  AX,SEG _Ctrl_Break_Flag      ; Set ES to segment ...
    MOV  ES,AX           ; ... of Ctrl_Break_Flag
;
;
;     {
;         Ctrl_Break_Flag = 1;
;
;         MOV  ES:[_Ctrl_Break_Flag],1      ; Set global flag to 1
;
;         printf("ASM: Ctrl-Break has been pressed\n");
;
;         MOV  AX,SEG printf_str          ; Set DS to segment ...
;         MOV  DS,AX           ; ... of printf_str
;         PUSH DS              ; Store complete address
;         PUSH OFFSET printf_str       ; ... of printf_str
;         CALL _printf
;         ADD  SP,4             ; Free parameter space
;
;     }
;
;         POP  BP          ; Restore all registers ...
;         POP  DI          ; ... other than FLAGS and SP.
;         POP  SI
;         POP  DS
;         POP  ES
;         POP  DX
;         POP  CX
;         POP  BX
;         POP  AX
;
;         IRET            ; Return from interrupt
_Ctrl_Break_Handler ENDP
END

```